

# Der UCS M5 Blade-DIMM-Populationsaufkleber passt nicht zur Dokumentation

## Inhalt

[Einführung](#)

[Hintergrundinformationen](#)

[Problem: Der UCS M5 Blade-DIMM-Populationsaufkleber passt nicht zur Dokumentation](#)

[Lösung](#)

[Zugehörige Informationen](#)

## Einführung

Dieses Dokument beschreibt ein Problem mit einem alten UCS M5 Blade-DIMM-Populationsaufkleber, der die aktuelle Online-Dokumentation nicht wiedergibt.

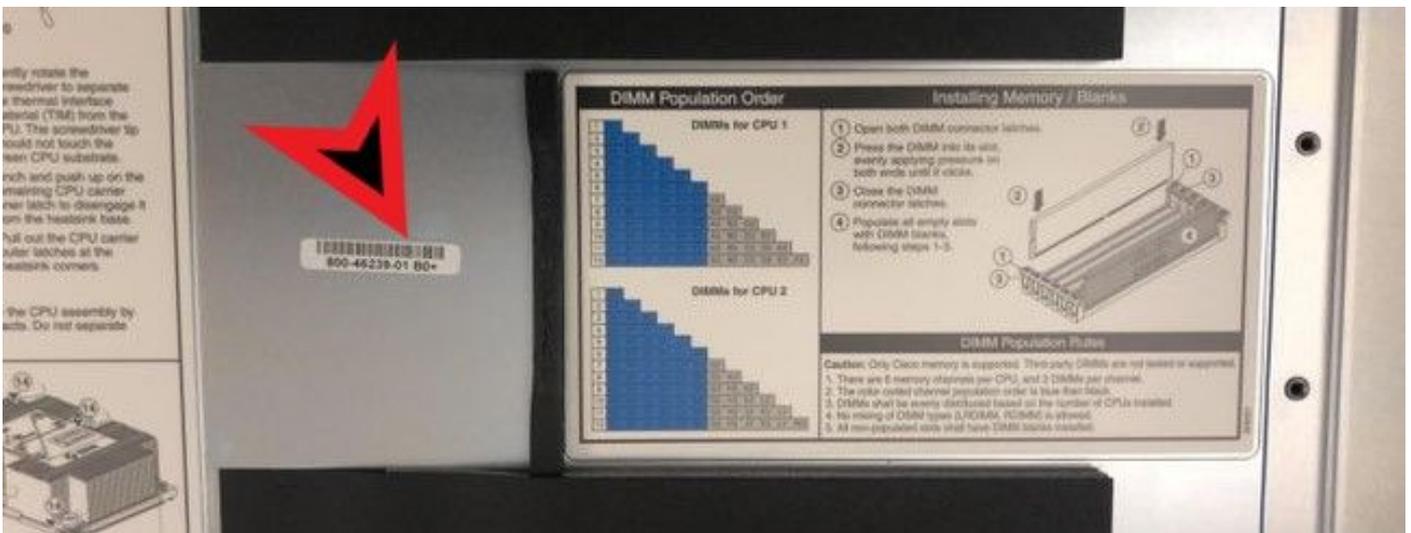
## Hintergrundinformationen

Nach dem FCS-Test wurde festgestellt, dass die optimale Konfiguration der DIMM-Population von den ursprünglich veröffentlichten Spezifikationen abweicht. Die ursprünglichen Populationsregeln funktionieren ordnungsgemäß, aber eine optimale Leistung kann durch die Verwendung der neuesten Richtlinien, wie sie in der Dokumentation veröffentlicht sind, erreicht werden. Der Aufkleber unter dem Blade-Deckel wurde unter ECO EA553015 geändert, das im Mai 2018 eingeführt wurde, und die technischen Unterlagen wurden im Dezember 2017 aktualisiert. Ungefähr 15.000-20.000 Blades wurden mit dem ursprünglichen Aufkleber für die DIMM-Population ausgeliefert.

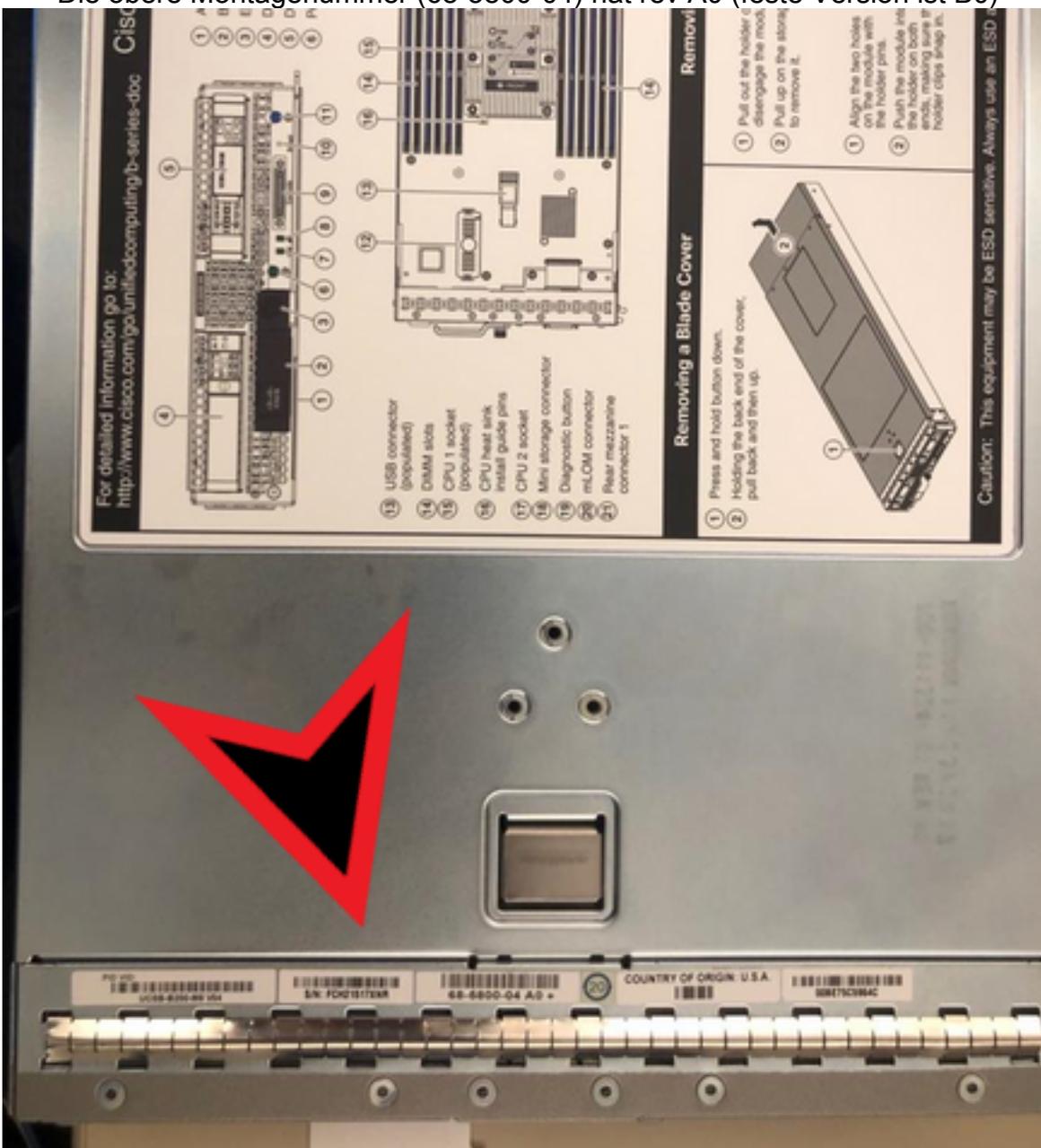
**Hinweis:** Nur M5 Blade-Server hatten die suboptimalen Aufkleber. Rack-Server sind nicht mit Aufklebern für die DIMM-Population ausgestattet, sodass sie von diesem Problem nicht betroffen sind.

Betroffene Produkte:

- UCS B200 M5
- UCS B480 M5
- Die obere Abdeckung (800-46239-01) hat rev B0 (feste Aufkleber haben rev C0)



- Die obere Montagenummer (68-5800-04) hat rev A0 (feste Version ist B0)



**Problem: Der UCS M5 Blade-DIMM-Populationsaufkleber passt nicht zur Dokumentation**

Der DIMM-Populationsaufkleber unter dem Deckel der UCS M5-Blades stimmt nicht mit den Informationen in der Online-UCS-Dokumentation überein.

Beide Konfigurationen sind gültig und werden unterstützt. Der alte Aufkleber sollte keine Erkennung oder andere Probleme verhindern, es sei denn, er ist die optimale Konfiguration für die Leistung. Dabei ist zu beachten, dass das Leistungsgefälle marginal ist (etwa 1 %).

## Lösung

Der ursprüngliche DIMM-Populationsaufkleber ist nicht falsch, aber die Kunden sollten zur Online-Dokumentation weitergeleitet werden, um die neueste und optimale Konfiguration zu erhalten.

Als Referenz dient der **alte Aufkleber** von B200-M5:

### DIMM Population Order

**DIMMs for CPU 1**

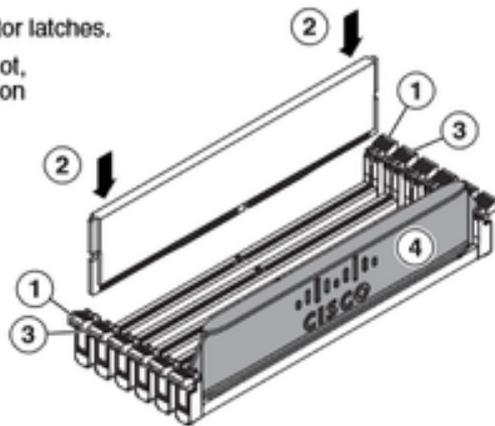
|    |                                     |
|----|-------------------------------------|
| 1  | A1                                  |
| 2  | A1 D1                               |
| 3  | A1 B1 D1                            |
| 4  | A1 B1 D1 E1                         |
| 5  | A1 B1 C1 D1 E1                      |
| 6  | A1 B1 C1 D1 E1 F1                   |
| 7  | A1 B1 C1 D1 E1 F1 A2                |
| 8  | A1 B1 C1 D1 E1 F1 A2 D2             |
| 9  | A1 B1 C1 D1 E1 F1 A2 B2 D2          |
| 10 | A1 B1 C1 D1 E1 F1 A2 B2 D2 E2       |
| 11 | A1 B1 C1 D1 E1 F1 A2 B2 C2 D2 E2    |
| 12 | A1 B1 C1 D1 E1 F1 A2 B2 C2 D2 E2 F2 |

**DIMMs for CPU 2**

|    |                                     |
|----|-------------------------------------|
| 1  | G1                                  |
| 2  | G1 K1                               |
| 3  | G1 H1 K1                            |
| 4  | G1 H1 K1 L1                         |
| 5  | G1 H1 J1 K1 L1                      |
| 6  | G1 H1 J1 K1 L1 M1                   |
| 7  | G1 H1 J1 K1 L1 M1 G2                |
| 8  | G1 H1 J1 K1 L1 M1 G2 K2             |
| 9  | G1 H1 J1 K1 L1 M1 G2 H2 K2          |
| 10 | G1 H1 J1 K1 L1 M1 G2 H2 K2 L2       |
| 11 | G1 H1 J1 K1 L1 M1 G2 H2 J2 K2 L2    |
| 12 | G1 H1 J1 K1 L1 M1 G2 H2 J2 K2 L2 M2 |

### Installing Memory / Blanks

- ① Open both DIMM connector latches.
- ② Press the DIMM into its slot, evenly applying pressure on both ends until it clicks.
- ③ Close the DIMM connector latches.
- ④ Populate all empty slots with DIMM blanks, following steps 1-3.



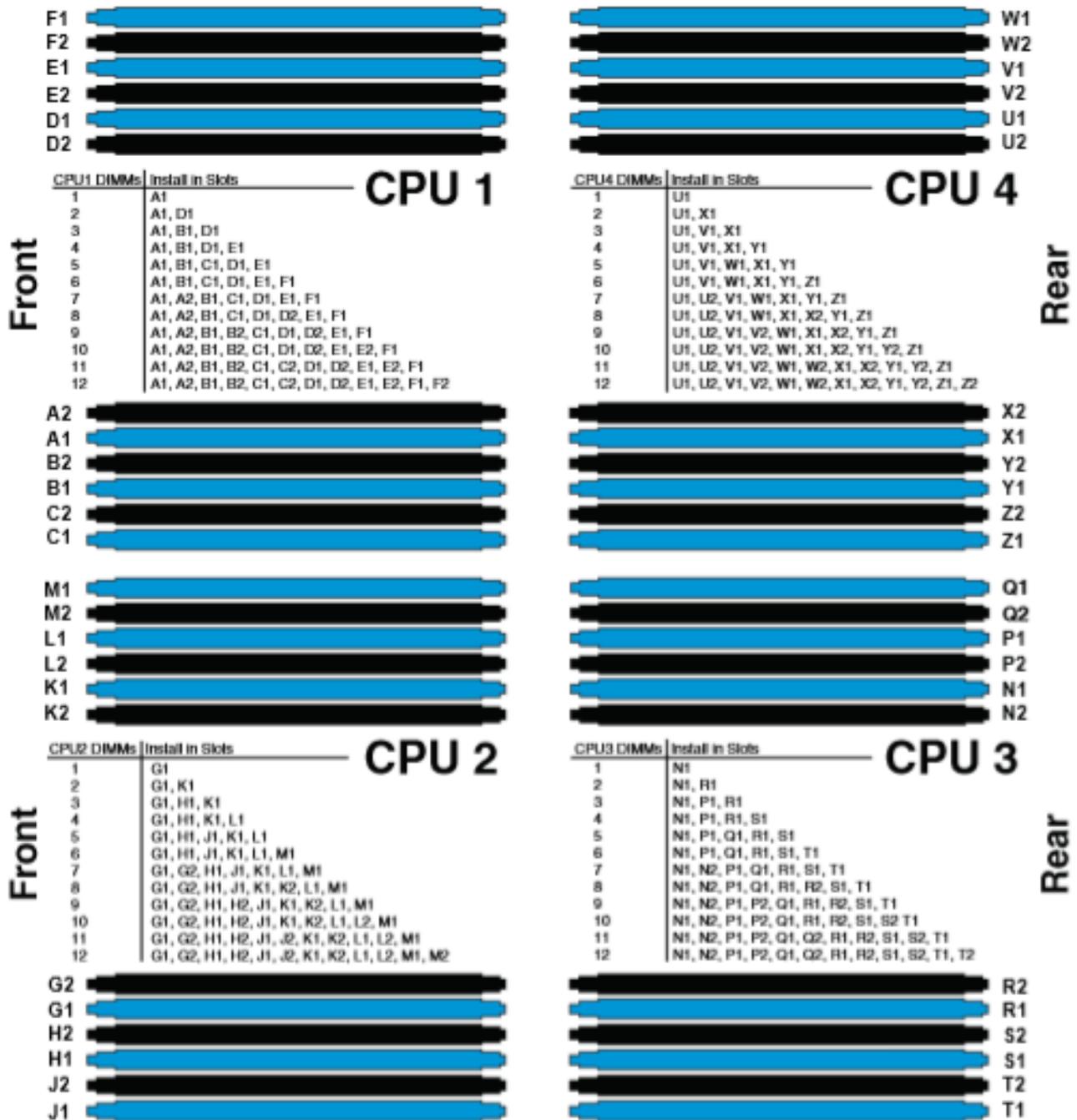
### DIMM Population Rules

**Caution:** Only Cisco memory is supported. Third-party DIMMs are not tested or supported.

1. There are 6 memory channels per CPU, and 2 DIMMs per channel.
2. The color coded channel population order is blue then black.
3. DIMMs shall be evenly distributed based on the number of CPUs installed.
4. No mixing of DIMM types (LRDIMM, RDIMM) is allowed.
5. All non-populated slots shall have DIMM blanks installed.

Als Referenz dient der **alte Aufkleber** von B480-M5:

# Cisco UCS B480 M5 Memory Slot Locations



## DIMM Population Rules

**Caution:** Only Cisco memory is supported. Third-party DIMMs are not tested or supported.

There are 6 memory channels per CPU, and 2 DIMMs per channel. The color coded channel population order is blue then black. DIMMs shall be evenly distributed based on the number of CPUs installed. No mixing of DIMM types (LRDIMM, RDIMM) is allowed. All non-populated slots shall have DIMM blanks installed.

## Zugehörige Informationen

- [Cisco UCS B200 M5 Blade-Server - Installations- und Servicehinweis - Richtlinien für die Speicherbestückung](#)
- [Cisco UCS B480 M5 Blade-Server - Installations- und Servicehinweis - Richtlinien für die Speicherbestückung](#)

- [Technischer Support und Dokumentation - Cisco Systems](#)