# Mise à niveau de CPLD sur la configuration SVL Catalyst 9400

## Table des matières

Introduction	
Conditions préalables	
Exigences	
Composants utilisés	
Topologie	
<u>Problème</u>	
Procédure De Mise À Niveau	

## Introduction

Ce document décrit une procédure étape par étape sur la façon de mettre à niveau la version CPLD (Complex Programmable Logic Device) sur une configuration de liaison virtuelle StackWise (SVL) de Catalyst 9400.

### Conditions préalables

### Exigences

Cisco recommande que vous ayez des connaissances de base sur la configuration et la configuration de Stackwise-Virtual sur le Catalyst 9400.

### Composants utilisés

Les informations dans ce document sont basées sur le PID : C9404R versions du logiciel et du matériel.

Modules:

C940-SUP-1XL

C940-LC-24XS

Version du logiciel : 17.09.4a

The information in this document was created from the devices in a specific lab environment. All of the devices used in this document started with a cleared (default) configuration. Si votre réseau est en ligne, assurez-vous de bien comprendre l'incidence possible des commandes.

## Topologie



## Problème

Dans Catalyst 9400, lors de la mise à niveau de la version Cisco IOS®, dans de rares cas, la version CPLD du périphérique n'est pas mise à niveau. La version CPLD et la version Rommon pour la version particulière peut être vérifiée à partir du lien <u>https://www.cisco.com/c/en/us/td/docs/switches/lan/catalyst9400/software/release/17-13/release\_notes/ol-17-13-9400/rommon\_versions.html</u>.

Référez-vous à cet extrait de code :

<#root>						
9400-1#s Chassis	how platform type: C9404R					
Switch 1						
Slot	Туре	State	Insert time (ago)			
1 1/0 2 2/0 R0	C9400-LC-24XS C9400-LC-24XS C9400-SUP-1XL C9400-SUP-1XL	ok ok ok ok ok	00:05:00 00:00:56 00:05:00 00:00:53			
ok, acti	ve					
P1 P9	00:05:00 C9400-PWR-3200AC C9404-FAN	ok ok	00:04:38 00:04:37			

Slot	CPLD Version	Firmware Version						
1	20062105	17.10.1r						
2	20062105	17.10.1r						
Switch 2	2							
Slot	Туре	State	Insert tim	e (ago)				
1	C9400-LC-24XS	ok	00:04:57					
1/0	C9400-LC-24XS	ok	00:00:08					
2	C9400-SUP-1XL	ok	00:04:57					
2/0	C9400-SUP-1XL	ok	00:00:07					
RO								
ok, stan	ndby							
	00:04:57							
P1	C9400-PWR-3200AC	ok	00:04:35					
Р9	C9404-FAN	ok	00:04:33					
Slot	CPLD Version	Firmware Version						
1	19032905	17.10.1r		>>>>>>CPLD	did	not	get	upgraded
2	19032905	17.10.1r		>>>>>CPLD	did	not	get	upgraded
2	19032905	17.10.1r		>>>>>CPLD	did	not	g	et

Dans ce cas, le CPLD du standby n'a pas été mis à niveau après la mise à niveau.

## Procédure De Mise À Niveau

Étape 1. Utilisez la show redundacny afin de vérifier si le SVL fonctionne correctement.

#### <#root>

Uptime in current state = 4 minutes Image Version = Cisco IOS Software [Cupertino], Catalyst L3 Switch Software (CAT9K\_IOSXE), Version 17.9 Technical Support: http://www.cisco.com/techsupport Copyright (c) 1986-2023 by Cisco Systems, Inc. Compiled Fri 20-Oct-23 10:44 by mcpre BOOT = bootflash:packages.conf;

Peer Processor Information :

Standby Location = Switch 2 >>>>>Switch 2 is standby

Current Software state = STANDBY HOT Uptime in current state = 0 minutes Image Version = Cisco IOS Software [Cupertino], Catalyst L3 Switch Software (CAT9K\_IOSXE), Version 17.9 Technical Support: http://www.cisco.com/techsupport Copyright (c) 1986-2023 by Cisco Systems, Inc. Compiled Fri 20-Oct-23 10:44 by mcpre BOOT = bootflash:packages.conf;

Étape 2. Afin de mettre à niveau la version CPLD utilisez cette commande :

#### <#root>

upgrade hw-programmable cpld filename bootflash: switch {1-2} RP active

#### <#root>

9400-1#

upgrade hw-programmable cpld filename bootflash: switch 2 R0

Firmware upgrade requires the SVL member to reload. Do you want to proceed?(y/n)y Use cli 'redundancy reload peer' to upgrade the firmware on peer

9400-1#

#### redundancy reload peer

Stack is in Half ring setup; Reloading a switch might cause stack split Reload peer [confirm] Preparing to reload peer

Étape 3. Ici, vous pouvez voir que le CPLD est en cours de mise à niveau :

#### <#root>

Chassis 2 reloading, reason - Admin reload CLI May 4 01:34:23.829: %PMAN-5-EXITACTION: R0/0: pvp:

Initializing Hardware.....

System Bootstrap, Version 17.10.1r, RELEASE SOFTWARE (P) Compiled Tue Aug 2 13:02:51 2022 by rel

Current ROMMON image : Primary Last reset cause : SoftwareResetTrig C9400-SUP-1XL platform with 16777216 Kbytes of main memory

Starting System FPGA Upgrade .....

Programming SPI Primary image is completed.

Authenticating SPI Primary image ..... IO FPGA image is authenticated successfully.

Programming Header ..... FPGA HDR file size: 12 Image page count: 1 Verifying programmed header ..... Verifying programmed header ..... Programmed header is verified successfully.

#### 

Power Cycle is needed to complete System firmware upgrade. It takes ~7 mins to upgrade firmwre after power cycle starts.

DO NOT DISRUPT AFTER POWER C Initializing Hardware.....

Initializing Hardware.....

System Bootstrap, Version 17.10.1r, RELEASE SOFTWARE (P) Compiled Tue Aug 2 13:02:51 2022 by rel

Étape 4. Vérifiez si le CPLD est mis à niveau en veille :

#### <#root>

F241.24.02-9400-1#show platform Chassis type: C9404R

Switch 1

Slot Type State Insert time (ago)

1	C9400-LC-24XS	6 ok	00:29:38
1/0	C9400-LC-24X	S ok	00:25:34
2	C9400-SUP-1XI	l ok	00:29:38
2/0	C9400-SUP-1X	L ok	00:25:31
R0	ok,	active	00:29:38
P1	C9400-PWR-32	200AC ok	00:29:16
P9	C9404-FAN	ok	00:29:14
Slot	CPLD Version	Firmwa	re Version
1	20062105	17.10.1r	
2	20062105	17.10.1r	

#### Switch 2

Slot	Туре	Sta	te	Insert time (ago)
1	C9400-L0	C-24XS	ok	00:29:35
1/0	C9400-L	C-24XS	ok	00:00:11
2	C9400-SU	JP-1XL	ok	00:29:35
2/0	C9400-S	UP-1XL	ok	00:00:10
R0		ok, sta	andby	00:29:35
P1	C9400-P	WR-3200	AC ok	00:29:13
P9	C9404-F	AN	ok	00:29:11
Slot	CPLD V	ersion	Firmware	e Version

1 20062105 17.10.1r >>>>>>CPLD got upgraded

2 20062105 17.10.1r >>>>>>CPLD got upgraded

Étape 5. Dans ce cas, si la version CPLD du commutateur actif doit être mise à niveau, vous devez procéder comme suit :

#### <#root>

1. Do a switchover

9400-1#

redundency force-switchover

>>>>>>Initially Switch 1 is active and Switch 2 is standby. After switchover it is vise-versa

2. Upgrade the CPLD version of previous active [now standby] with the command:

9400-1#

upgrade hw-programmable cpld filename bootflash: switch 1 R0

3. Reload the the standby

9400-1#

redundancy reload peer

### À propos de cette traduction

Cisco a traduit ce document en traduction automatisée vérifiée par une personne dans le cadre d'un service mondial permettant à nos utilisateurs d'obtenir le contenu d'assistance dans leur propre langue.

Il convient cependant de noter que même la meilleure traduction automatisée ne sera pas aussi précise que celle fournie par un traducteur professionnel.