Sx500 Series Stackable Switch의 대기열당 이그 레스 셰이핑 구성

목표

대기열당 이그레스 셰이핑은 포트별로 대기열별로 선택한 발신 프레임의 전송 속도를 제한합니다 .이렇게 하려면 스위치에서 모양을 만들거나 출력 로드를 제한합니다.여기에는 관리 프레임이 포함 되지 않으므로 속도 제한에 포함되지 않습니다.이그레스 셰이핑은 ISP(인터넷 서비스 공급자)의 혼 잡을 방지하는 데 사용됩니다.

이 문서에서는 Sx500 Series 스택형 스위치에서 대기열당 이그레스 셰이핑을 구성하는 방법에 대해 설명합니다.

참고:대기열은 네트워크의 트래픽 우선 순위를 지정하는 데 사용됩니다.대기열 및 대기열 구성 방 법에 대한 자세한 내용은 <u>Sx500 Series Stackable Switch의 QoS(Quality of Service) 큐 설정을 참조</u> <u>하십시오</u>.

이 문서에서 용어를 잘 모르는 경우 <u>Cisco Business</u>를 참조하십시오.<u>새 용어 용어집</u>.

적용 가능한 디바이스

SX500 Series Stackable Switch

소프트웨어 버전

• 1.2.7.76

대기열당 이그레스 셰이핑 구성

1단계. 웹 구성 유틸리티에 로그인하고 Quality of Service(서비스 품질) > General(일반) > Egress Shaping per Queue(대기열당 이그레스 셰이핑)를 선택합니다.[대기열별 *이그레스 셰이핑*] 페이지 가 열립니다.

Egr	ess Sha	ping Per	r Queue										
Egre	ess Shaping	Per Queu	e Table										
Filte	er: Interface	Type equa	Is to Port of Uni	t 1/2 💌 🗌	Go								
	Entry No.	Interface	Queue 1 Egress Shaping		Queue 2 Egress Shaping			Queue 3 Egress Shaping			Queue 4 Egress Shaping		
			Status CI	R CBS	Status	CIR	CBS	Status	CIR	CBS	Status	CIR	CBS
\bigcirc	1	FE1	Disabled		Disabled			Disabled			Disabled		
\odot	2	FE2	Disabled		Disabled			Disabled			Disabled		
\bigcirc	3	FE3	Disabled		Disabled			Disabled			Disabled		
\bigcirc	4	FE4	Disabled		Disabled			Disabled			Disabled		
\bigcirc	5	FE5	Disabled		Disabled			Disabled			Disabled		
\bigcirc	6	FE6	Disabled		Disabled			Disabled			Disabled		
\bigcirc	7	FE7	Disabled		Disabled			Disabled			Disabled		
\bigcirc	8	FE8	Disabled		Disabled			Disabled			Disabled		
\bigcirc	9	FE9	Disabled		Disabled			Disabled			Disabled		
\bigcirc	10	FE10	Disabled		Disabled			Disabled			Disabled		
-	Copy Sett	ings	Edit	1									

각 대기열에 대한 속도 제한 및 버스트 크기를 표시합니다.

2단계. Filter(필터) 드롭다운 목록에서 인터페이스 유형을 선택하고 Go(**이동**)를 클릭합니다.인터페 이스 목록이 표시됩니다.

	Entry No.	Interface	Queue 1 Egress Shaping			Queue 2 Egress Shaping			Queue 3 Egress Shaping			Queue 4 Egress Shaping		
			Status	CIR	CBS									
0			Disabled			Disabled			Disabled			Disabled		
\odot	2	FE2	Disabled			Disabled			Disabled			Disabled		
\bigcirc	3	FE3	Disabled			Disabled			Disabled			Disabled		
\odot	4	FE4	Disabled			Disabled			Disabled			Disabled		
\odot	5	FE5	Disabled			Disabled			Disabled			Disabled		
\odot	6	FE6	Disabled			Disabled			Disabled			Disabled		
\bigcirc	7	FE7	Disabled			Disabled			Disabled			Disabled		
\odot	8	FE8	Disabled			Disabled			Disabled			Disabled		
0	9	FE9	Disabled			Disabled			Disabled			Disabled		
\bigcirc	10	FE10	Disabled			Disabled			Disabled			Disabled		

3단계. 편집할 인터페이스에 해당하는 라디오 버튼을 클릭하고 Edit를 클릭합니다.Edit Egress Shaping Per Queue(대기열당 이그레스 셰이핑 수정) 창이 나타납니다.

Interface:	Onit/Slot 1/2	▼ Port FE1 ▼ ◎ LAG 1 ▼
Queue 1:	Enable	
Committed Information Rate (CIR):	1024	(Range: 64 - 1000000)
🜣 Committed Burst Size (CBS):	5120	(Range: 4096 - 16762902)
Queue 2:	Enable	
& Committed Information Rate (CIR):		(Range: 64 - 1000000)
🏶 Committed Burst Size (CBS):		(Range: 4096 - 16762902)
Queue 3:	Enable	
& Committed Information Rate (CIR):		(Range: 64 - 1000000)
& Committed Burst Size (CBS):		(Range: 4096 - 16762902)
Queue 4:	Enable	
Committed Information Rate (CIR):		(Range: 64 - 1000000)
Committed Burst Size (CBS):		(Range: 4096 - 16762902)

.....

이 창에서는 각 인터페이스에서 최대 4개의 대기열에 대한 이그레스(egress)를 셰이핑할 수 있습니 다.

4단계. (선택 사항) Interface 필드에서 원하는 인터페이스 유형에 해당하는 라디오 버튼을 클릭합니

• 장치/슬롯 — 장치/슬롯 드롭다운 목록에서 적절한 장치/슬롯을 선택합니다.유닛에서는 스위치 가 스택의 액티브 또는 멤버인지 여부를 식별합니다.슬롯은 어떤 스위치가 어떤 슬롯에 연결되 어 있는지 식별합니다(슬롯 1은 SF500이고 슬롯 2는 SG500).

- Port — Port 드롭다운 목록에서 구성할 적절한 포트를 선택합니다.

• LAG — LAG 드롭다운 목록에서 LAG를 선택합니다.LAG(Link Aggregate Group)는 여러 포트 를 함께 연결하는 데 사용됩니다.LAG는 대역폭을 늘리고, 포트 유연성을 높이며, 포트 사용을 최적화하기 위해 두 디바이스 간의 링크 이중화를 제공합니다.

5단계. 이 대기열에서 이그레스 셰이핑을 활성화하려면 Enable 확인란을 선택합니다.

6단계. ISP에서 제공하는 값을 CIR(Committed Information Rate) 필드에 입력합니다. 이는 ISP에서 지원하는 대역폭(Kbps)입니다.

7단계. ISP에서 제공하는 값을 CBS(Committed Burst Size) 필드에 입력합니다.버스트가 CIR을 초 과할 경우 ISP에서 1초 내에 처리할 수 있는 최대 데이터 양(바이트)입니다.

8단계. 구성할 각 대기열에 대해 5단계부터 7단계까지 반복합니다.

다.

9단계. Apply를 클릭하여 설정을 실행 중인 컨피그레이션 파일에 저장합니다.